This Page Is Inserted by IFW Operations and is not a part of the Official Record

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images may include (but are not limited to):

- BLACK BORDERS
- TEXT CUT OFF AT TOP, BOTTOM OR SIDES
- FADED TEXT
- ILLEGIBLE TEXT
- SKEWED/SLANTED IMAGES
- COLORED PHOTOS
- BLACK OR VERY BLACK AND WHITE DARK PHOTOS
- GRAY SCALE DOCUMENTS

IMAGES ARE BEST AVAILABLE COPY.

As rescanning documents will not correct images, please do not report the images to the Image Problem Mailbox.

(19)日本国特許庁 (JP) (12) 公開特許公報(A)

(11)特許出額公開番号

特開平6-53077

(43)公開日 平成6年(1994)2月25日

(51) Int.Cl.5

304

識別配号 广内整理番号

9174-5E

FI

技術表示箇所

H01G 4/40 H01C 7/10

審査請求 未請求 請求項の数2(全 7 頁)

(21)出願番号

特顏平4-219720

(22)出願日

平成4年(1992)7月27日

(71)出願人 000006264

三菱マテリアル株式会社

東京都千代田区大手町1丁目5番1号

(72) 発明者 志村 優

埼玉県秩父郡横瀬町大字横瀬2270番地 三 夢マテリアル株式会社セラミックス研究所

内

(72)発明者 和田 秀晃

埼玉県秩父郡横瀬町大字横瀬2270番地 三 **菱マテリアル株式会社セラミックス研究所**

内

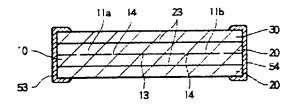
(74)代理人 弁理士 須田 正義

(54) 【発明の名称】 パリスタ機能付き積層コンデンサアレイ

(57) 【要約】

【目的】 高周波ノイズとサージを吸収し複数の信号線 路に接続する内部導体をより高密度に設けても各信号線 路間のクロストークを確実に防止する。

【構成】 容量性とパリスタ特性をもつ誘電体シート1 0と20との積層体40であって、シート10は1づの 辺に接続される内部導体11a, 11bとこの1つの辺 の対向辺に接続され前配内部導体と絶縁される内部導体 12とこれらの内部導体間を通って内部導体が接続しな い別の一対の辺に接続される分離導体13とをシート表 面に備える。シート20は分離導体が接続されるシート 10に対応する一対の辺に接続され別の一対の辺とは絶 録される接地導体23をシート表面に備え、シート20 を介して内部導体と接地導体との間でキャパシタンスを 形成する。内部導体に接続する信号用電極51,52と 分離導体及び接地導体に接続する一対の接地用電極5 3.54とを積層体の側面に互いに独立して形成する。



- 10 第1 設置体シート (第1 セラミックグリーンシート)
- 11a,11b 第1内部写体
- 13 分離導体
- 14 電気的に絶縁される間隔
- 20 第2 設定体シート (第2 セラミックグリーンシート)
- 23 接地導体
- 30 第3誘電体シート (第3セラミックグリーンシート)
- 53 第1接地用電磁
- 54 第2接地用電徑

1

【特許請求の範囲】

【請求項1】 方形状の容量性及びパリスタ特性を有する第1誘電体シート(10,60)と前配シートと同形同大の容量性及びパリスタ特性を有する第2誘電体シート(20,70)とを積層して一体化された積層体(40,90)を含み、前配第1誘電体シート(10,60)は、1つの辺に電気的に接続され残りの3つの辺とは電気的にそれぞれ絶縁される間隔(14,64)を有する第1内部導体(11a,11b,61)と、前配1つの辺に対向する辺に電気的に接続され残りの3つの辺及び前記第1内部導体とは電気的にそれぞれ絶縁 10 される間隔(15,65)を有する第2内部導体(12,62)と、前記第1及び第2内部導体(11a,11b,12,61,62)の間を通って前記第1及び第2内部導体(11a,11b,12,61,62)が電気的に接続しない別の一対の辺に電気的に接続される分離 導体(13,63)とをシート表面にそれぞれ備え、

前記第2 誘電体シート(20,70)は、前記分離導体(13,63) が電気的に接続される前配シート(10,60)に対応する一 対の辺に電気的に接続され別の一対の辺とは電気的に絶 録される間隔(21,22)を有する接地導体(23,73)をシート 表面に備え、

前記第2 誘電体シート(20,70)を介して前記第1 及び第2 内部導体(11a,11b,12,61,62)と前記接地導体(23,73)との間でそれぞれキャバシタンスを形成するように構成され、

前記積層体(40,90)の側面に露出した前記第1及び第2 内部導体(11a,11b,12,61,62)にそれぞれ接続する第1及 び第2信号用電極(51,52,101,102)がこの側面に形成され、

前記積層体(40,90)の別の両側面に露出した前配分艦導 体(13,63)及び接地導体(23,73)にそれぞれ接続する一対 30 の第1及び第2接地用電極(53,54,103,104)がこの両側 面に形成されたことを特徴とするバリスタ機能付き積層 コンデンサアレイ。

【請求項2】 積層体(40,90)はその最上層にシート表面に導体の形成されない第3誘電体シート(30,80)が積層して一体化された請求項1記載のパリスタ機能付き積層コンデンサアレイ。

[発明の詳細な説明]

[0001]

【産業上の利用分野】本発明は、複数の信号線路におけ 40 る高周波ノイズとサージ電圧を吸収するパリスタ機能付き積層コンデンサアレイに関する。更に詳しくは複数の 信号線路間のクロストークを防止するに適したパリスタ 機能付き積層コンデンサアレイに関するものである。

[0002]

【従来の技術】コンピュータ等のデジタル機器では、異常電圧(サージ)や高周波のノイズが混入すると誤動作を生じ易く、しかも他の電子機器等に障害をもたらす恐れのある不要な電波を配線から放射する問題点がある。このため、信号線路にはサージ電圧を除去するサージア 50

ブソーパと、高周波ノイズを除去するノイズフィルタが 用いられている。サージアブソーパにはパリスタ、ツェ ナダイオード、放電素子等が用いられ、ノイズフィルタ にはコンデンサ素子が用いられている。これらのサージ アブソーパやノイズフィルタ等の電子部品はそれぞれ信 号線路毎に設けられ、図10の回路図に示すようにサー ジ対策とノイズ対策を個別に施している。しかし、これ らの対策を別々の電子部品で行うと、部品スペースが増 大し、コストの上昇を招く。

【0003】これらの点を解消するために、「高周波及びサージ吸収フィルタ」が開示されている(特開平1-102874)。このフィルタは容量性及びパリスタ特性をもつ誘電材料からなる平板の一方の面に電気信号伝達用の細長い信号線路を設け、他方の面のほぼ全体に接地用電櫃を設け、信号線路と接地用電櫃との間に分布定数型コンデンサ及びパリスタを形成することにより、高周波ノイズ、サージ電圧を吸収するようにしている。

【発明が解決しようとする課題】特開平1-10287 20 4号公報に示されるフィルタを用いて、複数の信号線路 における高周波ノイズとサージ電圧を吸収する場合に、 平板の一方の面に複数配列した信号線路間の間隔があま り狭いと、信号線路に高周波信号が流れたときに、配線 間に存在する浮遊キャパシタンスのために、所定の周波 数以上のノイズが他の信号線路に伝搬され、クロストー クを生じ易い。このため、上記フィルタでは高密度に複 数の信号線路を設けることが困難な問題点があった。

【0005】本発明の目的は、高周波ノイズを除去しかつパリスタ特性によりサージを吸収し、複数の信号線路に接続する内部導体をより高密度に設けても各信号線路を流れる信号の他の線路へのクロストークを確実に防止できるパリスタ機能付き積層コンデンサアレイを提供することにある。

[0006]

[0004]

【課題を解決するための手段】上記目的を達成するため の本発明の構成を図1~図4に基づいて説明する。な お、図1、図2及び図4は説明を容易にするためにセラ ミックシート部分を厚さ方向に拡大して示している。本 発明のパリスタ機能付き積層コンデンサアレイは、方形 状の容量性及びパリスタ特性を有する第1 誘電体シート 10とこのシート10と同形同大の容量性及びパリスタ 特性を有する第2誘電体シート20とを積層して一体化 された積層体40を含む。第1誘電体シート10は、1 つの辺に電気的に接続され残りの3つの辺とは電気的に それぞれ絶縁される間隔14を有する第1内部導体11 a, 11bと、前記1つの辺に対向する辺に電気的に接 続され残りの3つの辺及び第1内部導体11a,11b とは電気的にそれぞれ絶縁される間隔15を有する第2 内部導体12と、第1及び第2内部導体11a,11 b, 12の間を通って第1及び第2内部導体が電気的に 3

接続しない別の一対の辺に電気的に接続される分離導体 13とをシート表面にそれぞれ備える。また第2誘電体 シート20は、分離導体13が電気的に接続されるシー ト10に対応する一対の辺に電気的に接続され別の一対 の辺とは電気的に絶縁される間隔21,22を有する接 地導体23をシート表面に備え、第2誘電体シート20 を介して第1及び第2内部導体11a, 11b, 12と 接地導体23との間でそれぞれキャパシダンスを形成す るように構成される。積層体40の側面に露出した第1 及び第2内部導体11a、11b、12にそれぞれ接続 する第1及び第2信号用電極51,52がこの側面に形 成され、積層体40の別の両側面に露出した分離導体1 3及び接地導体23にそれぞれ接続する一対の第1及び 第2接地用電極53、54がこの両側面に形成される。 なお、本明細書で「容量性及びパリスタ特性を有する誘 電体シート」とは、パリスタ特性によるサージ吸収機能 を有し、パリスタ電圧以下の電圧範囲では誘電体の特性 を兼備したシートをいう。

[0007]

【作用】第1誘電体シート10上の隣接する第1内部専 体11aと11bの間、また第1内部導体11a, 11 bと第2内部導体12の間に、接地用電極53,54を 介して接地される分離導体13を配置することにより、 隣接した信号線路間の浮遊キャパシタンスが実質的にな くなり、信号やノイズの線路間のクロストークを解消で きる。また、第2誘電体シート20を介して内部導体1 1a. 11b. 12と接地導体23との間でキャパシク ンスが形成されるため、通電状態にある内部導体11 a, 11b, 12と接地導体23との間に電位差が生 じ、パリスタ電圧以下の電圧範囲においてはコンデンサ として機能し高周波ノイズは吸収される。更に、サージ 電圧が信号線路に印加されると、内部導体11a, 11 b、12と接地導体23の間の誘電体シート20と、内 部導体11a, 11b, 12と分離導体13との間の誘 電体シート10とにそれぞれパリスタ電圧以上の電位差 が生じ、誘電体シート10、20のパリスタ特性により サージ電流はそれぞれ接地導体23と分離導体13を通 り接地用電板53,54を経由して除去される。サージ が吸収される際には、サージ電圧が印加された内部導体 とそれ以外の内部導体との間に分離導体13が存在し、 内部導体間には定常の信号によって生じる電位差以外の 電位差は発生しないので、伝達されたサージによる影響 はサージ電圧が印加された内部導体以外の内部導体には 起こらない。

[0008]

【実施例】次に本発明の実施例を説明する。本発明はこの実施例に限られるものではない。

⟨実施例1⟩実施例1の積層コンデンサアレイを図1〜
図5に基づいて説明する。先ず、容量性及びパリスタ特性を有する誘電材料、例えば酸化亜鉛系、チタン酸スト 50

ロンチウム系、酸化チタン系等の半導体パリスタ材料から作られた、同形同大のセラミックグリーンシートを4枚用意した。1枚を第1セラミックグリーンシートとし、別の2枚を第2セラミックグリーンシートとした。 りの1枚を第3セラミックグリーンシートとした。

【0009】次いで第1セラミックグリーンシートと、 第2セラミックグリーンシートの各表面にそれぞれ別々 のパターンでPdを主成分とする導電性ペーストをスク リーン印刷し、80℃で4分間乾燥した。即ち、図3に 示すように第1セラミックグリーンシート10には、1 つの辺に電気的に接続され残りの3つの辺とは電気的に それぞれ絶縁される間隔14を有する第1内部導体11 a, 11bと、この1つの辺に対向する辺に電気的に接 続され残りの3つの辺及び内部導体11a,11bとは 電気的にそれぞれ絶縁される間隔15を有する第2内部 導体12と、内部導体11a, 11b, 12の間を通っ て第1及び第2内部導体が電気的に接続しない別の一対 の辺に電気的に接続される分離導体13が印刷形成され る。また、第2セラミックグリーンシート20には、積 層した後に第1セラミックグリーンシート10上に形成 された内部導体11a, 11b, 12と重なり部分を有 し、かつ分離導体13が電気的に接続されるシート10 に対応する一対の辺に電気的に接続され別の一対の辺と は電気的に絶縁される間隔21,22を有する接地導体 23が印刷形成される。

【0010】スクリーン印刷した第1セラミックグリーンシート10を2枚の第2セラミックグリーンシート20で挟むように3枚のシートを積層し、最上層には導電性ペーストを全く印刷していない第3セラミックグリーンシート30を重ね合わせた。これらのグリーンシートはそれぞれ本発明の誘電体シートになる。図4に示される積層体40を熱圧着して一体化した後、1300℃で約1時間焼成して厚さ約1mmの焼結体を得た。図4に示すようにこの焼結体をパレル研磨して焼結体の周囲側面に第1内部導体11a、11b、第2内部導体12(図4には図示せず)、分配導体13及び接地導体23を露出させた。

【0011】次に図5に示すように焼結体の周囲側面の内部導体11a,11b,12,分離導体13及び接地導体23が解出した部分にAgを主成分とする導電性ベーストをそれぞれ整布し、焼付けてそれぞれ信号用電極51,52及び接地用電極53,54を形成した。これにより第1内部導体11a,11bが第1信号用電極51に、第2内部導体12が第2信号用電極52に、及び分離導体13と接地導体23が第1及び第2接地用電極53,54にそれぞれ電気的に接続された積層コンデンサアレイが得られた。

【0012】この積層コンデンサアレイの特性を調べる ために、別途用意したプリント基板55上にこの積層コ ンデンサアレイを実装した。プリント基板55の上面に は3本の信号線路56a、56b及び57がプリント配線され、これらの両側には接地用電極58及び59が形成される。電極58及び59にはそれぞれスルーホール58a及び59aが設けられ、電極58及び59はスルーホール58a及び59aを介して基板55の下面のほぼ全面に形成された接地用電極55aに電気的に接続される。接地用電極55aは接地される。信号線路56a、56bに信号用電極51、51をそれぞれはんだ付けし、信号線路57に信号用電極52をはんだ付けし、接地用電極58、59に接地用電極53、54をそれぞ 10れはんだ付けした。

[0013] この状態で信号線路56a,56b及び5 ? の各一端から高周波信号を入力し、その他端で出力信 号を測定し、挿入損失を求めた。その結果、周波数が高 くなるに従って、急峻に挿入損失が大きくなり、この積 層コンデンサアレイは良好なフィルタ特性を有すること が判った。また隣接する信号線路56aと57の各他環 で、また信号線路56bと57の各他端で出力信号を測 定して、クロストークの有無を調べたところ、このクロ ストークは検出できない程小さく、従来の高周波及びサ ージ吸収フィルタの測定例と比較して非常に改善されて いることが確認された。また、信号線路56a,56b 及び57の各一端に誘電体シート10及び20のパリス 夕電圧を超えるサージ電圧を印加し、その信号線路の他 端及びこれに隣接した信号線路の各電圧を調べた。その 結果、印加した信号線路の他端ではパリスタ特性のサー ジ制限電圧に相当する電圧が吸収され、サージ吸収機能 が確認された。隣接した信号線路にはサージ電圧に影響 されない定常の電圧が検出された。

【0014】〈実施例2〉実施例2の積層コンデンサアレイを図6~図9に基づいて説明する。図6~図9において、実施例1に対応する構成部品の各符号は実施例1の各符号に50を加えている。先ず、実施例1と同様にして、4枚の同形同大のセラミックグリーンシートを用意し、1枚を第1セラミックグリーンシートとし、2枚を第2セラミックグリーンシートとし、残りの1枚を第3セラミックグリーンシートとした。

【0015】次いで第1セラミックグリーンシートと、第2セラミックグリーンシートの各表面にそれぞれ別々のパターンでPdを主成分とする導電性ベーストをスク 40リーン印刷し、80℃で4分間乾燥した。即ち、図7に示すように第1セラミックグリーンシート60には、1つの辺に電気的に接続され残りの3つの辺とは電気的にそれぞれ絶縁される間隔64を育する第1内部導体61と、この1つの辺に対向する辺に電気的に接続され残りの3つの辺及び内部導体61とは電気的にそれぞれ絶縁される間隔65を有する第2内部導体62と、内部導体61、62の間を通って第1及び第2内部導体が電気的に接続しない別の一対の辺に電気的に接続される分離導体63が印刷形成される。また、第2セラミックグリー 50

ンシート70には、積層した後に第1セラミックグリーンシート60上に形成された内部導体61,62と重なり部分を有し、かつ分離導体63が電気的に接続されるシート10に対応する一対の辺に電気的に接続され別の一対の辺とは電気的に絶縁される間隔71,72を有する接地導体73が印刷形成される。

6

【0016】実施例1と同様にして、スクリーン印刷した第1セラミックグリーンシート60を2枚の第2セラミックグリーンシート70で挟むように3枚のシートを積層し、最上層には導電性ベーストを全く印刷していない第3セラミックグリーンシート80を重ね合わせた。この積層体を熱圧着して一体化した。図8に示される積層体90を実施例1と同様に焼成し、かつ焼結体をパレル研磨して焼結体の周囲側面に第1内部導体61及び第2内部導体62(図8には図示せず)、分離導体63及び接地導体73を露出させた。

[0017] 次に実施例1と同様にして、図9に示すように焼結体の周囲側面の内部導体61,62,分離導体63及び接地導体73が露出した部分にAgを主成分とする導電性ペーストをそれぞれ塗布し、焼付けて信号用電極101,102及び接地用電極103,104を形成した。これにより第1内部導体61と第2内部導体62が第1及び第2信号用電極101,102に、及び分離導体63と接地導体73が第1及び第2接地用電極103,104にそれぞれ電気的に接続された積層コンデンサアレイが得られた。

【0018】この積層コンデンサアレイを別途用意した プリント基板上に実装して、実施例1と同様にその特性 を調べた。信号用電極101又は102に接続した図外 の信号線路の一端から高周波信号を入力し、その他端で 出力信号を測定し、挿入損失を求めた。その結果、周波 数が高くなるに従って、急峻に挿入損失が大きくなり、 この積層コンデンサアレイも良好なフィルタ特性を有す ることが判った。また信号用電極101及び102にそ れぞれ接続した図外の信号線路の各他端で出力信号を測 定して、クロストークの有無を調べたところ、このクロ ストークは検出できない程小さく、従来の高周波及びサ ージ吸収フィルタの測定例と比較して非常に改善されて いることが確認された。また、信号用電極101及び1 02にそれぞれ接続した図外の信号線路の各一端に誘電 体シート60及び70のパリスタ電圧を超えるサージ電 圧を印加し、その他端と隣接した信号線路の各電圧を調 べた。その結果、印加した信号線路の他端ではパリスタ 特性のサージ制限電圧に相当する電圧が吸収され、サー ジ吸収機能が確認された。隣接した信号線路にはサージ 電圧に影響されない定常の電圧が検出された。

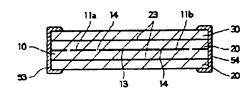
[0019] なお、実施例1及び実施例2では、1枚の 第1セラミックグリーンシートと2枚の第2セラミック グリーンシートと1枚の第3セラミックグリーンシート を積層したが、本発明の第1セラミックグリーンシート 7

と第2セラミックグリーンシートの積層数はこれに限る ものではない。この積層数を適宜増加させることによ り、内部導体と接地導体で形成されるキャパシタンスが 変化して挿入損失を変化させることができ、同時にサー ジ耐量を増大することができる。また、実施例1では2 つの第1内部導体と、1つの第2内部導体を示したが、 第1及び第2内部導体の数はこれに限らず、更に増やす こともできる。更に、最上層の第3誘電体シートは第2 **課団体シート上に別の保護手段を設ける場合には、特に** 積層しなくてもよい。

[0020]

【発明の効果】以上述べたように、本発明によれば、信 号伝達のために用いられる信号線路や信号リードに少な くとも2個以上の信号用電極を電気的に接続し、接地用 電極を接地することにより、第1誘電体シートの第1及 び第2内部導体と第2誘電体シートの接地導体の間でキ ャパシタンスが形成されるため、信号線路等に優入する 高周波ノイズを除去することができる。また、信号用電 極にサージ電圧が印加されたときには、内部導体と接地 導体の間の第2誘電体シートと、内部導体と分離導体と 20 11a, 11b, 61 第1内部導体 の間の第1誘電体シートとにそれぞれパリスタ電圧以上 の電位差が生じ、サージ電流が接地導体及び分離導体を 通り接地用電極を経由して除去される。サージ吸収時に は、分離導体の存在によりサージ電圧が印加された内部 導体以外の内部導体はサージの影響を受けない。更に、 第1内部導体及び第2内部導体の間に分離導体を配置 し、この分離導体を接地用電極を介して接地することに より、信号線路に高周波信号が流れてもより確実に浮遊 キャパシタンスを除去し、隣接する信号線路間相互のク ロストークを防止することができる。この結果、高周波 30 ノイズの除去とサージの吸収の両機能を備え、更に複数 の信号線路に接続する内部導体をより高密度に設けても 各信号線路を流れる信号の他の線路へのクロストークを 確実に防止して小型化できるパリスタ機能付き積層コン

【図1】



- 10 第1 管理体シート (第1 セラミックグリーンシート)
- 11a . 11b 至1内的写体
- 13 分間導体
- 14 雑気的に純粋される間隔
- 第2世間体シート (第2セラミックグリーンシート) 20
- 23 抽象压体
- 30 第3 簡単体シート (第3 セラミックグリーンシート)
- 53 第1接使用管理
- 54 据 2 接地用電框

デンサアレイが得られる。

【図面の簡単な説明】

【図1】本発明実施例の積層コンデンサアレイの図5の A - A線断面図。

8

- 【図2】そのB-B線断面図。
- 【図3】その積層体の積層前の斜視図。
- 【図4】その積層体を焼成した焼結体の斜視図。
- 【図5】プリント基板に実装された積層コンデンサアレ イの斜視図。
- 【図6】本発明の別の実施例の積層コンデンサアレイの 10 図9のC-C線斯面図。
 - 【図7】その積層体の積層前の斜視図。
 - 【図8】その積層体を焼成した焼結体の斜視図。
 - 【図9】その積層コンデンサアレイの斜視図。
 - 【図10】従来のノイズフィルタとサージアプソーパの 华価回路図。

【符号の説明】

10,60 第1誘電体シート (第1セラミックグリー ンシート)

- - 12,62 第2内部導体
 - 13,63 分解導体
 - 14, 15, 64, 65 電気的に絶縁される間隔
 - 20,70 第2誘電体シート (第2セラミックグリー ンシート)
 - 21, 22, 71, 72 電気的に絶縁される関係
 - 23.73 接地導体
 - 30,80 第3誘電体シート (第3セラミックグリー ンシート)
- 40,90 積層体
 - 51,101 第1信号用電極
 - 52, 102 第2信号用電極
 - 53.103 第1接地用電極
 - 54, 104 第2接地用電極

[図2]

